## (19)日本国特許庁 (JP) (12) 公開特許公報 (A)

### (11)特許出願公開番号

## 特開平10-294191

(43)公開日 平成10年(1998)11月4日

			-		
(51) Int.CL*	8	徽別記号	ΡI		
H05B 4	1/24		H 0 5 B	41/24	G
4	1/29			41/29	С

#### 審査請求 未請求 請求項の数14 OL (全 11 頁)

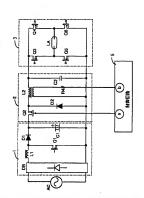
(21)出願番号	特顧平9-102215	(71)出願人		
(22)出顧日	平成9年(1997)4月18日		松下電工株式会社 大阪府門真市大字門真1048番地	
		(72)発明者	水川 宏光 大阪府門真市大字門真1048番地 株式会社内	松下電工
		(72)発明者		#I Table
			大阪府門具巾大子門具1048番地 株式会社内	松下電工
		(72)発明者		-
			大阪府門真市大字門真1048番地 株式会社内	松卜電工
		(74)代理人	弁理士 倉田 政彦	

### (54) 【発明の名称】 放電灯点灯装置

### (57)【要約】

【課題】HIDランプのスローリーク時における過電流を点灯装置に流すことを防止して、安全性を高めた放電 灯点灯装置を提供する。

【解決手段】少なくともスイッチング業子とインダクタ を含み、入力直流電源を延圧変換して出力するチョッパ 回路を用いて放電灯を安定に点灯維持する点灯回路と、 前記チョッパ回路のインダクタに流れる電流を検出する 検出手段と、該検出手段の出力を受けて前記インダクタ に流れる電流が連接とさるに前記スイッチング第十をスイッチング動作させる第1の制御手段と、前記 ンダクタに流れる電流が連接となるように前記スイッチ が業子をメイッチング動作させる第2の制御手段とを 備え、放電灯の始動直後に第2の制御手段によりスイッ チンダ素子を制御した後、管電力が最大になるまでに第 1の制御手段に切り換える。



#### 【特許請求の範囲】

【請求項1】 少なくともスイッチング素子とイング クタを含み、入力直流電源を単圧変換して助けするチョ ッパ回路を用いて放電灯を安定に点灯維持する点灯回路 と、前記チョッパ回路のイングクタに流れる電流を検出 のタに流れる電流が可速数となるように前記イメッチン グ素子をスイッチング動作させる第1の制御手段と、 が記インダクタに流れる電流が連載となるように前記スイ ッチング素子をスイッチング動作させる第2の制御手段と とを備え、洗電灯の始動庫後に第2の制御手段によりス イッチング素子を削弾した後、管電力が最大になるまで に第1の制御手段に切り換えることを特徴とする数電灯 点灯装置。

【請求項2】 点灯回路は降圧チョッパ回路からなり、放電灯を直流点灯することを特徴とする請求項1記

載の放電灯点灯装置。 【請求項3】 点灯回路は降圧チョッパ回路と4石フ ルブリッジ構成の極性反転回路からなり、放電灯を矩形 波交流点灯することを特徴とする請求項1記載の放電灯 点灯装置。

【請求項4】 点灯回路は4石フルブリッジ回路からなり、放電灯を矩形波交流点灯することを特徴とする請求項1記載の放電灯点灯装置。

【請求項5】 点灯回路が2石ハーフブリッジ回路からなり、放電灯を矩形波交流点灯することを特徴とする 請求項1記載の放電灯点灯装置。

【請求項6】 放電灯の電圧を検出する管電圧検出手 段を備え、管電圧を機出して第2の制御手段から第1の 制御手段に切り換える手段を備えたことを特徴とする請 求項1乃至5のいずれかに記載の放電灯点灯装置。

【請求項7】 放電灯の電流を検出する管電流検出手 段を備え、管電流を検出して第2の制御手段から第1の 制御手段に切り換える手段を備えたことを特徴とする請 求項1乃至5のいずれかに記載の放電灯点灯装置

【請求項8】 放電灯が点灯してからタイマ回路により経過時間を計測し、定格管電圧の30%乃至50%に達する時間において、第2の制御手段から第1の制御手段に切り換える手段を備えたことを特徴とする請求項1乃至5のいずれかに記載の放電灯点灯装置。

【請求項9】 請求項1万至8のいずれかに記載の放 電灯点打装置において、放電灯の管電圧が破象から定格 値以下の所定値に達するまでの期間、前記故電灯に流す 電流を少なくとも定常点灯時の停電流より少なくするこ とを特徴とする放電灯点技器。

【請求項10】 請求項1乃至8のいずれかに記載の 放電灯点灯装置において、第2の制御手段から第1の制 御手段への切り換えを行うときに、ランプ電流値が下が らないように制御することを特徴とする放電灯点灯装 置。

【請求項12】 高圧放電灯はメタルハライドランプ であることを特徴とする請求項11に記載の放電灯点灯 装置。

【請求項13】 高圧放電灯はANSI規格のM98 (70W)又はM130(35W)であることを特徴と する請求項11に記載の放電灯点灯装置。

【請求項14】 高圧放電灯の発光管はセラミック発 光管であることを特徴とする請求項11に記載の放電灯 占灯装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、メタルハライドランプ、高圧ナトリウムランプ、水銀ランプ等の高輝度高 圧放電灯 (HIDランプ)を安定に点灯させるのに適し た放電灯点灯装置に関するものである。

[0002]

は他のより (従来の技術) 高圧放電灯を安定に点灯させる従来の放 電灯点灯装置を図19に示す、この放電灯点灯装置は、 直流電源V1から電源スイッチSWを介して2石式のインバータIVが急間LAに高周波電力を供給して放電灯LAと 結動・成灯させるようになっている。インバータIV は、直列接続レスイッチング素子Q7、Q8と、スイッチング案子Q7、Q8にそれぞれ逆並列接続したダイ オードD7、D8と、インダクタL3とコンデンサC 4、C5とで構成されている。

【0004】上記ランプ電圧検出回路4と反転増幅器A PとダイオードリミッタLMとは、放電灯LAのランプ 電圧V1aが略等から定格値以下の所定値に達するまで の期間、放電灯LAに定格ランプ電力より大きい過大ラ ンプ電力を供給して放電灯LAの光束を急速に立ち上げ る制即回路ち。全権成している

【0005】上記発振器OSCの出力信号は、反転回路

N1を介して駆動回路の日れに入力されるとともに、駆動回路の日とに直接入力される。この結果、駆動回路の日は、スイッチング素子Q7を50条デューティでオン・オフ制御し、その周波数はランプ電圧V1aの高低に応じて変化する。同様に、駆動回路の日とは、スイッチング素子Q8を50条デューティでオン・オフ側し、その周波数はランプ電圧V1aの高低に応じて変化する。なお、スイッチング素子Q7、Q8のオン・オフは下管が立たる。

【0006〕以上のような構成では、放電灯LAのラン 電圧V1aが定格値まで上昇した状態では、放電灯 Aの通常点灯に必要なランプ電力W1a1を供格し、電 源投入直接からランプ電正V1aが円定値(定格値ない はそれに近い値)に連するまでは、スペーチング業子 Q7、Q8のスイッチング開放数を変化させて通常点灯 時より過大なランプ電力W1a2を供給して放電灯LA の光度を発揮でわり上げる。

#### [0007]

【発明が解決しようとする課題】図19の放電灯点灯意 電では、H1Dランプのランプ電圧が低電圧状態である ときのランプ電流が多く、H1Dランプのスローリーク のようなランプ電圧が低くなるランプ異常時において、 大きな電流が流れるため、部品の発熱対策等が必要であった。

[0008] 本発明は、このような点に鑑みてなされた ものであり、その目的とするところは、HIDランプの スローリーク時における過電流を点灯装置に流すことを 防止して、安全性を高めた放電灯点灯装置を提供するこ とにある。

#### [0009]

【課題を解決するための手段】本発明の放電灯点灯装置によれば、図1及び図2に示すように、少なくともスイッチング素干へ2とインダクタし2を含み、入力直流電源1を電圧変換して出力するチョッパ回路2を用いて放電灯しAを安定に点灯維持する点灯回路と、前記チョッパ回路2のインダクタし2に流れる電流を使出する検出手段と、該執出手段の出力を受けて前記インダクタし2に流れる電流が連続となるように前記インダクタし2に流れる電流が連続となるように前記 はインダクタし2に流れる電流が連続となるように前記 ポイッチング素干Q2をスイッチング動件をせる第1の側断手段と、前間手段とをは、放電灯しの始動直後次2の制筒手段と成れ、放電灯しの始動直後次での制筒手段となって第1の制筒手段とでは、放電がしの対動音後次にの制筒手段となる。

### [0010]

#### 【発明の実施の形態】

(実施例1)図1は本発明の実施例1の回路構成を示している。本実施例は、直流電源回路である昇圧チョッパ回路1と、降圧チョッパ回路2と、極性反転回路3と、

降圧チョッパ回路2のスイッチング素子Q2の駆動制御 を行うための制御回路5を備えている。直流電源回路1 は、商用電源ACを全波整流器DBで全波整流して得ら れる脈流電圧を、インダクタレ1、ダイオードD1、コ ンデンサC1、及びMOSFETなどのスイッチング素 子Q1により構成される所謂昇圧チョッパ回路により直 流電圧に変換するようになっている。降圧チョッパ回路 2は数10KHzでオン・オフするMOSFETなどの スイッチング素子Q2、ダイオードD2、インダクタレ 2で構成されており、そのインダクタし2に流れる電流 IL2は、図3(a)に示すように三角波状になり、イ ンダクタL2の2次巻線から直列接続されている抵抗R 4を介して検出される。そして、その電流 I L 2の検出 出力を制御回路5へ送り、制御回路5を通じて降圧チョ ッパ回路2のスイッチング素子Q2をゼロクロススイッ チング駆動制御するためのフィードバック信号としてい る。また、コンデンサC2は、降圧チョッパ回路2の出 力電流から高周波成分を除去するものである。極性反転 回路3は前段の降圧チョッパ回路2からの直流出力をM OSFETのようなスイッチング素子Q3~Q6で構成 されるフルブリッジ回路により、数100Hzで交番す る低周波の矩形波電力に変換し、高圧放電灯LAに低周 波の矩形波電流を供給する矩形波インバータを構成す

【0011】スイッチング来子Q2の駆動制御を行う制御四路の対策地径20に示す。この制御四路514年 チョッパ回路2のイングクタし2の2次電圧を検出する ゼロ電流検出回路14と、降圧チョッパ回路2のスイッ・ ナング第子Q2を駆動させるための信勢のブニーティー を決定し、降圧チョッパ回路2のスイッ・ナング素子Q2 をスイッチングする信号を出力するPW M回路8と、除 圧チョッパ回路2のスイッチング素子Q2が成る一定時 間以上スイッチングされたい場合に信号を出力するオリ 断間生税回路9と、ゼロ電流検出回路14とオー 規回路9のどうちかに切り換えるための均衡回路10 と、ドライブ信号を出力するためのドライバ回路11と で構成される。

[0012] 本実施例では、ランプ点灯までに、放電灯電圧を分表大阪電灯電圧よりからい或る気電灯電圧を収 電圧が最大放電灯電圧は、切換回路10がオラ時間回路9を動作させて、インダクタレ2に流れる電流112 を図6(a)のように連続スイッチングさせることにより、ランプの立ち消え等を防ぎ、ランプを安定点灯まで維持する。

[0013] ここで、オフ時間監視回路9の内部の回路を図5に示す。オフ時間監視回路9は、可変のしさい値 曜圧日1と、コンデンサC3と、比較器Cりと、定電流源E2と、コンデンサC3の放電用抵抗尺5と、トランジスタなどのスイッチング第子Q7からなる。しきい 億電圧日1は、Vaより小さい放電灯電圧では縁型に減

少する電圧となり、Va以上の放電灯電圧では一定のし さい値電圧となる。しきい値電圧E1と放電灯電圧V1 aの関係を図7に示す。コンデンサC3の充電電圧(図 6(b))が、このしきい値電圧E1以下のとき、降圧 チョッパ回路2のスイッチング素子Q2にはドライブ信 号(図6(d))が出力されない。このオフ時間監視回 路9により、インダクタレ2に流れる電流IL2を図6 (a) のように連続スイッチングさせることができる。 コンデンサC3の充電電圧が、しきい値電圧E1に達す れば、比較器Cp1は "High" レベルの信号をPW M回路8へ出力する。このとき、PWM回路8からフィ ードバック信号として、スイッチング素子Q7をONさ せる信号 "x" が出力され、コンデンサC3の電荷が引 き抜かれ、ドライバ回路11から降圧チョッパ回路2の スイッチング素子Q2ヘドライブ信号(図6(d)の "High" レベルの信号) が出力される。 コンデンサ C3は次にPWM回路8の出力が "Low" レベルにな るまで知絡状態を保つ、

【0015】(実施例2)本実施例の回路構成は実施例 1(図1)と同じで、降圧チョッパ回路2のスイッチン グ素子Q2に対応する制御回路5の構成も同様である が、所定値Vaの設定について規定するものである。実 施例1では放電灯が点灯する始動直後からオフ時間監視 回路9でスイッチング素子Q2を連続スイッチングさ せ、少なくとも放電灯電力が定格になるまでの放電灯電 圧の所定値Vaにおいてゼロ電流検出回路14に切り換 えることにより、インダクタし2に流れる電流Iし2を 不連続ゼロクロススイッチングになるようにスイッチン グ素子Q2をスイッチングさせていたが、本実施例にお いては、ランプの故障モードの1つであるスローリーク (発光管内のガスがリークすることにより、放電灯電圧 が低下し、放電灯に過大な電流が流れ続ける現象) が起 こり得る定格放電灯電圧の30%~50%(例えば、定 格放電灯電圧が90Vであれば、約25V~45V) に オフ時間監視回路9からゼロ電流検出回路14に切り換 える所定値Vaを設定するものである。

【00161(実験例3)図名は本発明の実施例3の回路構成に、大変監り電圧検証回路4を付加したものである。また、 頻電が可能圧検証回路4を付加したものである。また、 柳回路5の構成を図9に示す。放電が電圧検出回路4 は、程性反転回路3の電源入力端間に並列に接続してある 返灯電圧を検出し、その検出値V1a1を制御回路5へ 送り電圧を検出し、その検出値V1a1を制御回路5の 送り電圧を検出し、その検出値V1a1を制御回路5の 送り業子の2を駆動制助するためのフィードバック信 号とするものである。この被電灯電圧検出回路4を設け ることにより、放電灯電圧が形定値V2はごますれば、オ フ時間監視回路9からせて電流検出回路14に切り換え る。そして、放電灯電圧の値と降圧チョッパ回路2のス イッチング素子Q2のオ<sup>\*</sup>が値もの(オン・デューティー)とを対応させている(図10)。

【0017】制御回路5の構成については、放電灯電圧 の検出値を反転させる反転回路6と、放電灯電圧の検出 値とその反転値を比較し、低い方の値を得るための判別 回路7を付加している。反転回路6は、検出した放電灯 電圧に応じてその値を反転させる回路であり、図11に おいて、実線で示しているのが放電灯電圧を分圧して得 られる検出値V1a1であり、点線で示しているのが放 電灯電圧の検出値Vlalの反転値Vla2である。こ の点線の傾きは変えることができる。判別回路7では、 前記Vla1とVla2の値を比較して、低い方の値を 選択し、PWM回路8に出力する。この比較して得られ、 た放電灯電圧値がPWM回路8のしきい値電圧となり、 降圧チョッパ回路2のスイッチング素子Q2のオン幅も on(オン・デューティー)が図10のように決定され る。このように、放電灯電圧検出回路4を設けることに より、放電灯電圧が所定値Vaに達すれば、オフ時間監 視回路9からゼロ電流検出回路14に切り換えることが でき、また、切り換えた後は、放電灯電圧の値に応じて 降圧チョッパ回路2のスイッチング素子Q2のオン幅を 制御することができる。

【0018】 (実施例4)図12は本売明の実施例4の 回路構成を示している。本実施例は、放電灯電流検由回路12を付加することにより、放電灯電流値が所定値に 達すれば、オフ時間監視回路9からゼロ電流検出回路14に切り換える。また、制御回路5の構成を図13に示 す。放電灯電流検出回路12は、極性反転回路3の電源 入力端間に直列に接続してある抵抗R3により高圧が プレムの放電灯電流を検出してある抵抗R3により高圧が 側回路5へ送る。制御回路5では、放電灯電流の検出値 を得てオフ時間監視回路9からゼロ電流検出回路14に 切り換えるための切換回路10を有している。その他の 構成は実施例3と同様であるので、ここでは説明を省略 する。

【0019】(実施例5)図14は本発明の実施例5の

劇類回路の構成を売している。本来施門の主回路の構成 は図12と同様であるが、制御回路5の構成が異々り、 タイマー回路13を付加したものである。放電灯電流 出回路4により放電灯電流が検出されると、タイマー回 路13が時間を預算し始める。始動から気格放電灯電圧 になるまでの時間はおおよそ決まっているので、タイマ 一回路13の時で数は放電灯電圧が所で値Vaに達する時間にな がは、切換回路10により、オフ時間監視回路9からゼ 口電液出回路14に切り換える。

[0020] (実施例6) 図4は本発明の実施例6の説明図である。本実施例は、実施例1において、ランプスローリークなど多電流による被害が起こり得る低ランプ電圧域でドライ/回路11から出力されるオン信号のデューティ標を挟く設定することにより、図4で示すように低チンプ電圧域でのランプ電流の少ない回路特性を得る。

【0021】(実施例7)同様に、実施例2において、 ランアスローリークを含むランアの緊帯時に、ランア活 圧の所変値2 ので切り替えられたゼロ電流検出回路14 による制御でドライバ回路11から出力されるドライブ 信号のカン幅を、通常よりも少なく設定することによ り、図4で示すようにランアスローリーク時の多電流に よる機能を確保に無くすことができる。

【0022】なお、図15はオフ時間監視回路9を動作させない場合の図10に示すオン幅割脚のみによる回路特性を比較例として示している。本実施所では、スローリーが短こり得る低電圧域の所定値でaにおいて、ゼロ電波検出回路14とオフ時間監視回路9を切り換えると共に、ドライブ信号のオン標を低電圧域では少なく設定しているものでする。

【0023】以上の実施例においては、放電灯点灯装置 の一部についてのみ言及し、全体の詳細回路図について は触れなかったが、例えばこれを実際の放電灯点灯装置 に当てはめると、以下のようになる。

【0024】(実施例8)図16〜図18に本発明を製品として具体化した点灯装置を一例として示す。図16は電源入力部、図17は力率改善部、図18は点灯回路部であり、各図は点J1〜J8において接続されている。

【0025】図16に示す電風入力部では、端子TM 1、TM2に接続された交流電源ACから、ヒューズF S、サーマルプロテクタTF、低低抗RO、並びフィル 夕回路を介して整流回路DBの交流入力端子に接続され ており、整流回路DBの遊流出力端子には、コンデンサ クが接接されている。このコンデンサでらは小容量の ものであり、実際の平滑動作は後段の力率改善部の昇圧 チョッパ四路により行われる。フィルタ回路は、サージ 医圧吸収用のZNR(酸化亜鉛非線形低抗)、コイルレ 5、L6、及びコンデンサでx、Cy、C8、C81、

C82を含み、コンデンサC81、C82の直列回路の 中点はコンデンサC83を介して端子TM5に接続さ れ、端子TM5は大地 (アース) に接続されている。 【0026】図17に示す力率改善部は、インダクタレ 1とスイッチング素子Q1及びダイオードD1を含む昇 圧チョッパ回路よりなり、点J1から整流回路DBの全 波整流出力を受けて、点J2に接続された電解コンデン サC1(図18)に昇圧された平滑な直流電圧を得るも のである。昇圧チョッパ回路のスイッチング奏子Q1は 昇圧チョッパ制御回路 15のドライブ出力から抵抗R7 1, R72を介して駆動され、その電流は抵抗R73に より検出される。また、インダクタし1に流れる電流 は、2次巻線に接続された抵抗R74を介して検出され る。さらに、点J2に生じる出力電圧は抵抗R8,R9 を介して検出され、点J1の入力電圧は抵抗R91、R 92を介して検出される。昇圧チョッパ制御回路15の 動作電源Vcc1は、電源投入時には抵抗R93、R9 4を介して点J1から供給されるが、スイッチング素子 Q1のスイッチング動作が開始すると、インダクタ1.1 の2次巻線出力をダイオードD71, D72で整流し、 抵抗R70を介してコンデンサC71に得られた直流電 圧がダイオードD73を介して供給される。このコンデ ンサC71に得られる直流電圧は、三端子型の電圧レギ ュレータIC1により定電圧化されて、点灯回路部制御 回路16の動作電源Vccとなる。点灯回路部制御回路 16は、図18に示す点灯回路部より点J3~J5を介 してゼロ電流検出、過電流検出、ランプ電圧検出を行う と共に、点J6~J8を介して矩形波ドライブ及び降圧 チョッパドライブ信号を出力している。

【0027] 図18に示す点が回路部は、降圧チョッパ 回路部2を倒え、電解コンデッや 日に得られた点」2 の直流電圧をスイッチング業子 Q2とダイオードD2及 びインダクタし 2の作用により、任意の直流電圧に降圧 して、コンデッサ C2にランプ電圧を得ている。コンデ ンサ C2と得られたランプ電圧は、抵抗R1、R2及び 点 J5を介して検出されている。また、インダクタし に流れる電流は、抵抗R4、点 J3を介して検出されて おり、降圧チョッパ回路部とに流れる電流は、抵抗R 3、点 J4を介して検出されている。降圧チョッパ回路 部 2のスイッチング業子 Q2は、点 J8に供給されるド ライブ信等により、トランス下5と抵抗R51、R52 それして解せられている。

【0028】 次に、極性反転回路部は、4個のスイッチング素子Q3~Q6で構成されたフルブリッシ回路であり、各スイッチング素子Q3~Q6は汎用のドライバ回路IC2、IC3により、抵抗R11、R12:R2 1、R22:R31、R41、R42を介して駆動される。矩形波ドライブのための信号は、点J6、J7を介して供給されている。また、各ドライバ回路IC2、IC3の動作電源としては、上述の変電圧Vcc

が供給されている。さらに、高電位側のスイッチング素 そQ3、Q4を駆動するためのコンデンサC11、C1 2:C31, C32は、抵抗R13とダイオードD1 1. D31を介して定電圧Vccから充電される。フル ブリッジ回路の出力には、イグナイタ回路17のパルス トランスPTを介して放電灯LAが接続されている。放 電灯LAは、例えば、ANSI規格のM98 (70W) 又はM130 (35W) であり、その発光管はセラミッ ク発光管である。TM3, TM4は放電灯しAを接続す るための蝎子である。

[0029] 【発明の効果】本発明によれば、放電灯の始動直後に点 灯回路のチョッパ用のインダクタに流れる電流を連続的 にスイッチングするようにスイッチング素子を動作させ ることにより、始動電流のピーク値を低く抑えることが でき、始動電流を確実に流すことが出来るため、立ち消 えしにくくなる。また、定格放電灯電圧に達するまでに 不連続ゼロクロススイッチング動作に切り換えることに より、定格時の回路効率を最大にすることができる。特 に、連続スイッチング動作から不連続ゼロクロススイッ チング動作に切り換える放電灯電圧の所定値をスローリ ークが生じた場合における電圧に設定すれば、スローリ 一ク時における過電流を点灯装置に流すことがなくな り、非常に安全である。

【図面の簡単な説明】

【図1】本発明の実施例1の主回路の構成を示す回路図 である.

【図2】本発明の実施例1の制御回路の構成を示す回路 図である。

【図3】本発明の実施例1のゼロ電流検出回路の動作を 示す波形図である。

【図4】本発明の実施例6又は7の回路特性を示す説明 図である。

【図5】本発明の実施例1のオフ時間監視回路の構成を 示す回路図である。

【図6】本発明の実施例1のオフ時間監視回路の動作を 示す波形図である。

【図7】本発明の実施例1のしきい値電圧と放電灯電圧 の関係を示す説明図である。

【図8】本発明の実施例3の回路図である。

【図9】本発明の実施例3の制御回路の回路図である。

【図10】本発明の実施例3におけるオン幅の制御特性 を示す説明図である。

【図11】本発明の実施例3における反転回路の動作説 明のための説明図である。

【図12】本発明の実施例4の回路図である。

【図13】本発明の実施例4の制御回路の回路図であ

【図14】本発明の実施例5の制御回路の回路図であ

【図15】本発明のオフ時間監視回路を動作させない場 合の回路特性を示す説明図である。

【図16】本発明を製品として具体化した点灯装置の電 源入力部の回路図である。

【図17】本発明を製品として具体化した点灯装置の力 率改善部の同路図である。

【図18】本発明を製品として具体化した点灯装置の点 灯回路部の回路図である。

【図19】従来例の回路図である。

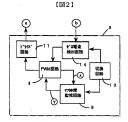
【符号の説明】

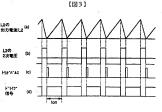
昇圧チョッパ回路 1

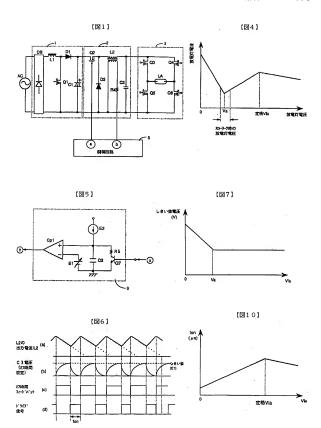
2 降圧チョッパ回路 3 極性反転回路

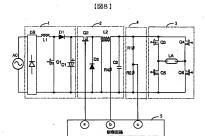
5 制御回路

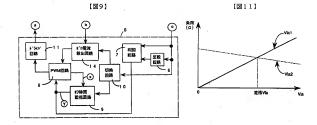
I.A 放電灯

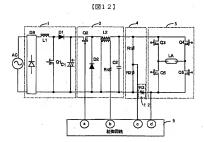




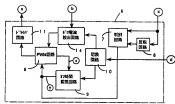




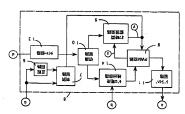




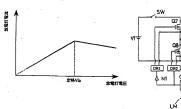




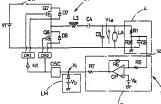
## [214]

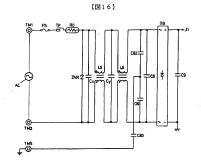


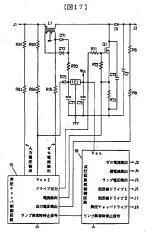
## 【図15】



# 【図19】







【図18】

